# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

05-291133

(43)Date of publication of application: 05.11.1993

(51)Int.CI.

H01L 21/20 C01B 25/08 C30B 29/68 H01L 21/02 H01S 3/18

(21)Application number : **04**-**083755** 

(71)Applicant: NIPPON TELEGR & TELEPH CORP

<NTT>

(22)Date of filing:

06.04.1992

(72)Inventor: YAMAMOTO TOMOO

YAMAMOTO MITSUO

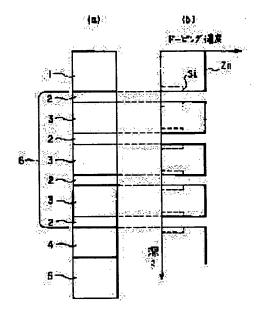
TOMORI YUICHI

### (54) COMPOUND SEMICONDUCTOR SUPERLATTICE

#### (57)Abstract:

PURPOSE: To obtain compound semiconductor superlattice structure excellent in element characteristics, by doping the barrier layer side or both layer sides of a hetero interface of a barrier layer and a quantum well layer, with N-type impurities like Si or P-type impurities like Cd or electrically neutral impurities life Yb.

CONSTITUTION: A multi quantum well active layer 6 in a laser element whose oscillation wavelength is in a 1.55µ m band is constituted of multilayered structure of a quaternary mixed crystal guide layer 1, a quaternary mixed crystal quantum well layer 2, a quaternary mixed crystal barrier layer 3 and a quaternary mixed crystal buffer layer 4. In order to prevent the thermal diffusion of Zn, which is P-type impurities added to the quaternary mixed crystal barrier layer 3, into the quantum well layer 2, a region of the quaternary mixed crystal barrier layer 3 within 20Å from the interface to the quaternary mixed crystal quantum well



layer 2 is doped with Si being N-type impurities. Thereby P-type impurities can be prevented from thermally diffusing from the barrier layer 3 to the quantum well layer 2. Modulation doping of high concentration P-type impurities can be realized only in the barrier layer 3, so that laser characteristics deterioration due to thermal diffusion of P-type impurities can be prvented.

#### **LEGAL STATUS**

[Date of request for examination]

18.08.1998

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent numb r]

3307669

[Date of registration]

17.05.2002

[Number of appeal against examiner's decision

of rejection]

[Date of requesting appeal against examiner's

decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office



#### (19)日本国特許庁(JP)

## (12) 公開特許公報(A)

(11)特許出願公開番号

## 特開平5-291133

(43)公開日 平成5年(1993)11月5日

(51)Int.Cl.° H 0 1 L 21/20 C 0 1 B 25/08 C 3 0 B 29/68 H 0 1 L 21/02	鍛別記号 A B	庁内整理番号 9171-4M 7821-4G	FI	技術表示箇所
H 0 1 S 3/18			7	審査請求 未請求 請求項の数1(全 6 頁)
(21)出願番号	特願平4-83755	······································	(71)出願人	000004226 日本電信電話株式会社
(22)出顧日	平成4年(1992)4月	<b>6</b> ⊟	(72)発明者	東京都千代田区内幸町一丁目1番6号 山本 知生 東京都千代田区内幸町1丁目1番6号 日 本電信電話株式会社内
			(72)発明者	山本 △ミッ▽夫 東京都千代田区内幸町1丁目1番6号 日本電信電話株式会社内
			(72)発明者	東盛 裕一 東京都千代田区内幸町1丁目1番6号 日 本電信電話株式会社内
			(74)代理人	弁理士 中村 純之助

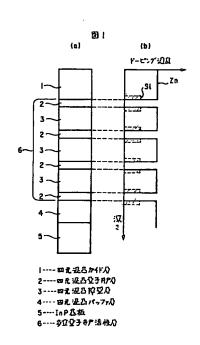
#### (54) 【発明の名称 】 化合物半導体超格子

#### (57) 【要約】

【目的】p型不純物を変調ドーピングした単一または多重量子井戸構造を持つ半導体レーザ等に適用される化合物半導体超格子において、p型不純物の障壁層から量子井戸層への熱拡散を抑制することができ、良好なレーザ特性が得られる化合物半導体超格子を提供する。

【構成】量子井戸層と障壁層とを交互に積層して構成される単一または多重量子井戸構造において、障壁層と量子井戸層とのヘテロ界面の障壁層側もしくはヘテロ界面近傍の両層側にSi等のn型不純物、Cd等のp型不純物またはYb等の電気的に中性の不純物をドーピングする。

【効果】p型不純物の障壁層から量子井戸層への熱拡散を抑制することができ、障壁層のみに高濃度のp型不純物の変調ドーピングが可能となり、p型不純物の熱拡散によるレーザ特性の劣化の防止、活性層での光損失の増大および量子井戸層での結晶特性の劣化を防止でき、高特性の半導体レーザが得られる。



#### 【特許請求の範囲】

【請求項1】InP結晶基板上に、In1-xGaxAsyP1-yの組成で示される四元混晶もしくはIn1-xGaxAsの組成で示される三元混晶からなる量子井戸層と、該量子井戸層よりもバンドギャップが大きく、InP結晶基板におおむね格子整合し、かつp型不純物が添加されたIn1-xGaxAsyP1-yの組成で示される四元混晶からなる障壁層とを交互に積層して構成された単一または多重量子井戸構造において、上記障壁層と量子井戸層とのヘテロ界面近傍の障壁層側もしくはヘテロ界面近傍の障壁層と量子井戸層の両層側に、n型、p型または電気的に中性の不純物を添加してなることを特徴とする化合物半導体超格子。

#### 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、障壁層内にp型不純物が添加された単一または多重量子井戸構造を有する半導体レーザに係り、特に、障壁層と量子井戸層とのヘテロ界面の障壁層側もしくは障壁層と量子井戸層の両層側に、n型、p型または電気的に中性の不純物を添加することで、優れた半導体レーザ特性が得られる化合物半導体超格子構造に関する。

[0002]

【従来の技術】従来、半導体レーザにおいては、良好な レーザ特性を得るために重要な要因となる光閉じ込め率 の増大、光損失の低減、発光の源となるキャリア(電子 と正孔)の注入効率の増大等をはかるため、In1-xGax AsvP1-vの組成で示される四元混晶、あるいはIn1-x GayAsの組成で示される三元混晶からなる量子井戸層 と、該量子井戸層よりもバンドギャップが大きく、かつ 30 InPに格子整合した In1-xGax Asy P1-vの四元混晶か らなる障壁層が数周期で積層されている多重量子井戸構 造を活性層として用いていた。この時、障壁層のみにp 型不純物であるZnを添加(ドーピング)、つまり変調 ドーピングすると、活性層における光損失が増大するこ と無く、量子井戸層に注入される正孔を増大させること ができるという利点が生じる。このことは、半導体レー ザにおいては、高レーザ光出力および線幅増大係数の低 減という良好な特性が得られるので大きな特長となって いる。しかし、髙濃度(1×10<sup>18</sup>cm<sup>-3</sup>以上)でZn を変調ドーピングすると、半導体レーザ構造の結晶成長 および半導体レーザの作製過程における熱の影響により 障壁層中にのみドーピングされたZnが障壁層から井戸 層に拡散するため、量子井戸層の結晶特性の劣化および 光損失の増大が起こり、そのため効率の低下、すなわち レーザ光出力が低下してしまうという問題が生じる。そ こで、一般に良好なレーザ素子特性を得るために変調ド ーピングされるZnの濃度は、障壁層から量子井戸層へ のZnの熱拡散が生じないドーピング濃度に制限されて いた。このため、良好な特性をもつp型不純物が変調ド

ーピングされた量子井戸半導体レーザにおいては、低濃度( $1 \times 10^{18} \, \mathrm{cm}^{-3}$ 未満)で変調ドーピングされたものがほとんどであり、より良好なレーザ素子特性が期待できる高濃度( $1 \times 10^{18} \, \mathrm{cm}^{-3}$ 以上)で障壁層のみに変調ドーピングすることは極めて困難であった。

【発明が解決しようとする課題】本発明の目的は、上述した従来技術における問題点を解消するものであって、p型不純物を変調ドーピングした単一または多重量子井戸構造を持つ半導体レーザ等に適用できる化合物半導体超格子を作製する場合において、p型不純物を高濃度で障壁層のみに変調ドーピングすることが可能で、素子特性に優れた半導体レーザ等に好適に用いられる化合物半導体超格子構造を提供することにある。

[0004]

[0003]

【課題を解決するための手段】上記本発明の目的を達成 するために、本発明の化合物半導体超格子構造の構成 は、InP結晶基板上にIn1-xGaxAsvP1-vの組成で示 される四元混晶もしくは I n<sub>1-x</sub>Ga<sub>x</sub>Asの組成で示され る三元混晶からなる量子井戸層と、該量子井戸層よりも バンドギャップが大きく、InP結晶基板におおむね格 子整合し、かつp型不純物(例えば、Zn、Cd、Be、 Mg等)が添加された In1-xGaxAsy P1-yの組成で示さ れる四元混晶からなる障壁層とを交互に積層して構成さ れた単一または多重量子井戸構造において、上記障壁層 と量子井戸層とのヘテロ界面近傍の障壁層側もしくは上 記へテロ界面近傍の両層側に、例えばSi、Se、Sn、 S等のn型不純物、例えばZn、Cd、Be、Mg等のp型 不純物、またはYb等の電気的に中性(p型でもn型で もない) の不純物を添加するものである。上記の不純物 を添加する理由は、例えば、熱拡散距離がZn等のp型 不純物に比べて極めて小さいSi等のn型不純物、Cd、 Be、Mg等のp型不純物またはYb等の電気的に中性の 不純物を、障壁層と量子井戸層とのヘテロ界面近傍の障 壁層側もしくは障壁層と量子井戸層とのヘテロ界面近傍 の障壁層と量子井戸層の両層側にドーピングすることに より、Siをドーピングした領域ではZnの拡散に必要な 元素の周期表III族原子(InまたはGa)位置の空孔子 をSi等が占有するため、p型不純物であるZnの障壁層 から量子井戸層への熱拡散を防止することができるの で、高濃度のp型不純物であるZn等を障壁層のみに変 調ドーピングすることが可能となり、良好な素子特性を 有する多重量子井戸レーザ等に適用できる化合物半導体 超格子が得られることになる。

[0005]

【作用】障壁層に添加されたp型不純物であるZn等の量子井戸層への熱拡散を防止する変調ドーピングは、障壁層と量子井戸層とのヘテロ界面近傍の障壁層側もしくはヘテロ界面近傍の障壁層と量子井戸層の両層側に上記にn型不純物であるSi等、p型不純物であるCd等ま

たは電気的に中性なYb等の不純物をドーピングするこ とにより可能となる。このSi等の熱拡散防止元素のド ーピングを行わない限り、上記障壁層にZn等のp型不 純物の高濃度の変調ドーピングは達成することができな い。すなわち、例えば熱拡散距離がZnに比べて極めて 小さいSiを障壁層と量子井戸層とのヘテロ界面近傍に ドーピングすることにより、Siをドーピングした領域 ではZnの拡散に必要な元素の周期表III族原子(Inま たはGa等) 位置の空孔子をSiが占有するため、Znの **障壁層から量子井戸層への熱拡散が抑制されるのであ** る。このため、障壁層から量子井戸層へのZnの熱拡散 を起こすことなく、髙濃度のZnを障壁層のみにドーピ ングすることが可能となる。本発明の実施例において、 p型不純物のドーピング濃度が3×10<sup>18</sup>cm<sup>-3</sup>、n型 不純物のドーピング濃度が1×10<sup>18</sup>cm<sup>-3</sup>の場合を例 に挙げているが、障壁層で生成された正孔が量子井戸層 に注入されるならば、上記以外のドーピング濃度であっ ても本発明の効果は得られる。また、仮に障壁層内にn 型ドーピング濃度がp型ドーピング濃度を上回りn型に 反転した層が部分的に生じたとしても、トンネル効果な どにより障壁層から量子井戸層へ正孔を注入することが できるものと考えられる。すなわち、Znの量子井戸層 内への熱拡散を防止することによって、量子井戸活性層 での光損失の増大および量子井戸層の結晶特性の劣化を 防止することができると共に、多数の正孔を量子井戸層 に供給することが可能となるものである。したがって、 Znの熱拡散によるレーザ特性の劣化を起こすこと無 く、良好なレーザ特性が得られる。

[0006]

【実施例】以下に本発明の実施例を挙げ、図面を用いて 30 さらに詳細に説明する。

<実施例1>図1 (a)、(b)に本発明の第一の実施 例を示す。図1 (a) は、発振波長1. 55μm帯のレ ーザ素子における多重量子井戸活性層6の層断面構造を 示す模式図である。図1 (a) において、多重量子井戸 活性層 6 は、 In<sub>1-x</sub>Ga<sub>x</sub>As<sub>y</sub>P<sub>1-y</sub> (バンドギャップ波 長1. 3 μm) で示される四元混晶ガイド層1 (層厚1 000Å)、4層からなるIn1-xGaxAsvP1-vで示さ れる組成の四元混晶量子井戸層2(層厚30Å)、3層 からなる In1-xGax Asv P1-v (バンドギャップ波長 1. 3 μm) で示される四元混晶障壁層3 (層厚200 A) および I n<sub>1-x</sub> Ga<sub>x</sub> As<sub>v</sub> P<sub>1-v</sub> (バンドギャップ波長 1. 3μm)で示される組成の四元混晶バッファ層4 (層厚500A) の多層構造よりなる化合物半導体超格 子である。図1 (b) に多重量子井戸活性層6内のZn およびSiのドーピング濃度分布を示す。ここで、ドー ピング濃度分布とはドーピングを行った領域と、ドーピ ング条件から推定されるドーピング濃度を示すものであ る。Znは、四元混晶障壁層3内の全域にドーピングさ れている。Siは、四元混晶障壁層3内の四元混晶量子

井戸層2との界面から20Å以内の領域にドーピングさ れている。ここで、四元混晶障壁層3内でのSiのドー ピング領域は、四元混晶量子井戸層2との界面から20 A以内としているが、四元混晶障壁層3内で四元混晶量 子井戸層2との界面近傍にドーピングされていれば20 A以上、例えば四元混晶障壁層3全域であっても本発明 の効果は得られる。Znのドーピング領域は、四元混晶 い。四元混晶障壁層3中のZnのドーピング濃度は3× 10  $10^{18} \, \text{cm}^{-3}$ , Sio7+ht1×10<sup>18</sup> cm<sup>-3</sup> とした。 【0007】 〈実施例2〉図2に本発明の第二の実施例 を示す。図2(a)は、発振波長1.55 µm帯のレー ザ素子における多重量子井戸活性層6の層断面構造を示 す模式図である。図2(a)において、多重量子井戸活 性層 6 は、In1-xGaxAsyP1-y(バンドギャップ波長 1. 3 μm) で示される組成の四元混晶ガイド層1 (層 厚1000Å)、4層からなるIn1-xGaxAsyP1-yで 示される組成の四元混晶量子井戸層2(層厚30Å)、 3層からなる In1-xGaxAsvP1-v (バンドギャップ波 長1.3 μm) で示される組成の四元混晶障壁層3 (層 厚200Å) およびIn1-xGaxAsvP1-v (バンドギャ ップ波長1. 3μm)で示される組成の四元混晶バッフ ァ層4 (層厚500A) の多層構造よりなる化合物半導 体超格子である。図2(b)に、多重量子井戸活性層6 内のZnおよびSiのドーピング濃度分布を示す。Zn は、四元混晶障壁層3内にドーピングされている。Si は、四元混晶量子井戸層2内および四元混晶障壁層3内 へ四元混晶量子井戸層2の界面から20Å以内の領域に ドーピングされている。ここで、Siのドーピング領域 は20 Å以内としているが、四元混晶障壁層3内で、該 障壁層3と四元混晶量子井戸層2のヘテロ界面近傍にド ーピングされていれば20 A以上、例えば四元混晶障壁 層3全域であっても同様の効果が得られる。また、Si のドーピングは四元混晶量子井戸層2内だけに行われて いても構わない。Znのドーピング領域は、四元混晶障 壁層3内であれば、どこに設定されていても構わない。 四元混晶障壁層3中のZnのドーピング濃度は3×10  $18cm^{-3}$ 、Siのそれは $1 \times 10^{18}cm^{-3}$ とした。

【0008】 〈実施例3〉図3に本発明の第三の実施例を示す。図3(a)は、発振波長1.55 $\mu$ m帯のレーザ素子における多重量子井戸活性層6の層断面構造を示す模式図である。図3(a)において、多重量子井戸活性層3は、 $I_{1-x}Ga_{x}As_{y}P_{1-y}$ (バンドギャップ波長1.3 $\mu$ m)で示される組成の四元混晶ガイド層1(層厚1000Å)、4層からなる $I_{1-x}Ga_{x}As_{y}P_{1-y}$ で示される組成の四元混晶量子井戸層2(層厚30Å)、3層からなる $I_{1-x}Ga_{x}As_{y}P_{1-y}$ (バンドギャップ波長1.3 $\mu$ m)で示される組成の四元混晶障壁層3(層厚200Å)および $I_{1-x}Ga_{x}As_{y}P_{1-y}$ (バンドギャップ波長1.3 $\mu$ m)で示される組成の四元混晶障壁層3(層

ァ層4 (層厚500Å) の多層構造よりなる化合物半導 体超格子である。図3(b)に、多重量子井戸活性層6 内のZnおよびSiのドーピング濃度分布を示す。 Zn は、四元混晶障壁層3内にドーピングされている。Si は、四元混晶量子井戸層2と四元混晶障壁層3の界面か ら四元混晶量子井戸層2側および四元混晶障壁層3側の 20 A以内の領域にドーピングされている。ここで、S iのドーピング領域は20Å以内としているが、四元混 晶量子井戸層2と四元混晶障壁層3のヘテロ界面から四 元混品量子井戸層2側および四元混晶障壁層3側にドー 10 ピングされていれば20 A以上、例えば四元混晶障壁層 3全域であっても同様の効果が得られる。 Znのドーピ ング領域は四元混晶障壁層3内であれば、どこに設定さ れていても構わない。四元混晶障壁層3中のZnのドー ピング濃度は3×10<sup>18</sup>cm<sup>-3</sup>、Siのそれは1×10 18 c m<sup>-3</sup>とした。

【0009】なお、上記本発明の実施例においては発振波長が1.55 $\mu$ mの場合について説明したが、全く同様の層構成で、 $I_{11-x}Ga_xAs_yP_{1-y}$ 混晶の組成比を変えるだけで、他の発振波長を有するレーザ素子を作製す 20ることも当然可能である。また、多重量子井戸構造には4層からなる量子井戸層と3層からなる障壁層を用いたが、井戸数と障壁数に限りは無い。また、量子井戸層には $I_{11-x}Ga_xAs_yP_{1-y}$ で示される四元混晶を用いても、また $I_{11-x}Ga_xAs_yP_{1-y}$ で示される三元混晶を用いても構わない。さらに $Z_{11}$ と同時にドーピングする不純物に $1_{11}$ 200年3月と同時にドーピングする不純物に $1_{11}$ 200年3月と同時にドーピングする不純物に $1_{11}$ 30年3月の他のの1型不純物、Cd、Be、Mgなどの $1_{11}$ 3日でもない)不純物を用いても本発明の効果は得られる。30

[0010]

【発明の効果】以上詳細に説明したごとく、本発明の障壁層へp型不純物が変調ドーピングされた多重量子井戸

半導体レーザ等に適用される化合物半導体超格子は、障壁層と量子井戸層とのヘテロ界面近傍の障壁層側もしくは上記ヘテロ界面近傍の障壁層と量子井戸層の両層側に
n型、p型または電気的に中性の不純物をドーピングしているので、p型不純物が障壁層から量子井戸層へ熱拡散するのを抑制することができ、障壁層のみに高濃度のp型不純物の変調ドーピングを実現することができる。したがって、p型不純物の熱拡散によるレーザ特性劣化の防止および量子井戸層内へのp型不純物の拡散による活性層での光損失の増大、量子井戸層の結晶特性の劣化を防止することができ、良好なレーザ特性を有する多重量子井戸半導体レーザ等が得られる。

#### 【図面の簡単な説明】

【図1】本発明の実施例1で例示した多重量子井戸レー ザ素子活性層の断面構造を示す模式図〔図1 (a)〕お よびZnとSiのドーピング濃度分布を示す説明図〔図1 (b)〕。

【図2】本発明の実施例2で例示した多重量子井戸レー ザ素子活性層の断面構造を示す模式図〔図2(a)〕お よびZnとSiのドーピング濃度分布を示す説明図〔図2 (b)〕。

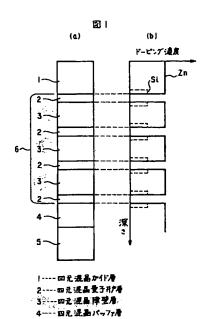
【図3】本発明の実施例3で例示した多重量子井戸レー ザ素子活性層の断面構造を示す模式図〔図3(a)〕お よびZnとSiのドーピング濃度分布を示す説明図〔図3 (b)]。

### 【符号の説明】

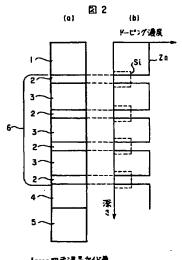
- 1…四元混晶ガイド層
- 2…四元混晶量子井戸層
- 3 …四元混晶障壁層
- 30 4…四元混晶バッファ層
  - 5…InP基板
  - 6…多重量子井戸活性層

【図1】

【図2】



5----InP基板 6-----多重量子并产活性層



【図3】

